

Ter versterking van ons groeiend en dynamisch team, zoekt EASICS verschillende **Ontwerpingenieurs voor Embedded Digitale Systemen : System-on-Chip, ASIC, FPGA, Embedded Software**

- ▶ Burgerlijk ingenieur elektronica of computerwetenschappen
- ▶ Ervaring met of interesse in één of meer van volgende is een pluspunt :
 - ▶ Nieuwe toepassingen met state-of-the-art chip-technologie
 - ▶ Digitaal & mixed-signal ASIC-ontwerp
 - ▶ FPGA ontwerp
 - ▶ Software- & embedded software-ontwerp, incl. multi-processor
 - ▶ Verificatie-technieken zoals unit-testing
 - ▶ C++
 - ▶ SystemC
 - ▶ VHDL
 - ▶ GNU/Linux

- ▶ Toepassingen :
 - ▶ Complexe machinesturingen
 - ▶ Digitale Signaalverwerking, o.a. beeldverwerking
 - ▶ RFID : Radio Frequency Identification tags
 - ▶ Wireless & wired telecom
 - ▶ Multi-processor architecturen
- ▶ Klanten bevinden zich in België, onze buurlanden, en de Verenigde Staten.
- ▶ Gevraagd : creatief, analytisch, team-player, problem-solver
- ▶ Werkt vanaf de EASICS lokatie in het Wetenschapspark Arenberg te Leuven (Heverlee)
- ▶ Bereid tot sporadische, korte internationale verplaatsingen
- ▶ Verschillende profielen beschikbaar gaande van dit jaar afgestudeerd tot 5 jaar ervaring.
- ▶ Competitief verloningspakket volgens ervaringsniveau



Sollicitaties richten aan :
EASICS NV
Ramses Valvekens, CEO
Gaston Geenslaan 9
3001 Leuven
tel 016 395 611
ramses@easics.be

